BaseReg.h

Este código define en pocas líneas mediante macros las direcciones de memoria de los buses donde se encuentran los periféricos principales.

Texto

Descripción generada automáticamente con confianza media

Dirección base de los periféricos

Texto

Descripción generada automáticamente

Estas líneas definen las direcciones base para los buses APB1, APB2, AHB1 y AHB2, sumando un offset a la dirección base de los periféricos.

De acuerdo con el manual del microcontrolador, las siguientes imágenes muestran con que periféricos se pueden conectar cada uno de los buses y las direcciones de memoria para cada periférico:

Para APB1  


Tabla

Descripción generada automáticamente

Para APB2:

Tabla

Descripción generada automáticamente

Tabla

Descripción generada automáticamente

Para AHB2:

Tabla

Descripción generada automáticamente

Para AHB1:

Tabla

Descripción generada automáticamente

En resumen, el código define las direcciones base para varios buses periféricos en un microcontrolador, permitiendo que el software acceda a los periféricos conectados a estos buses. Los buses APB1 y APB2 son para periféricos de baja y media velocidad, mientras que los buses AHB1 y AHB2 son para periféricos de alta velocidad.